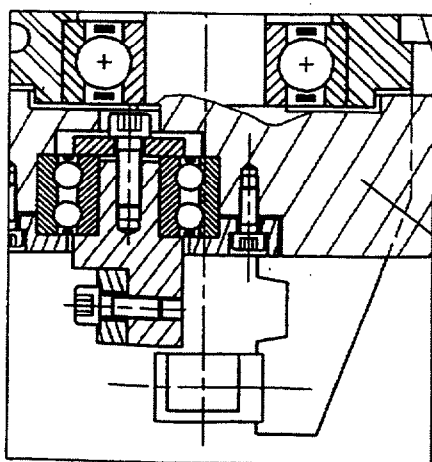
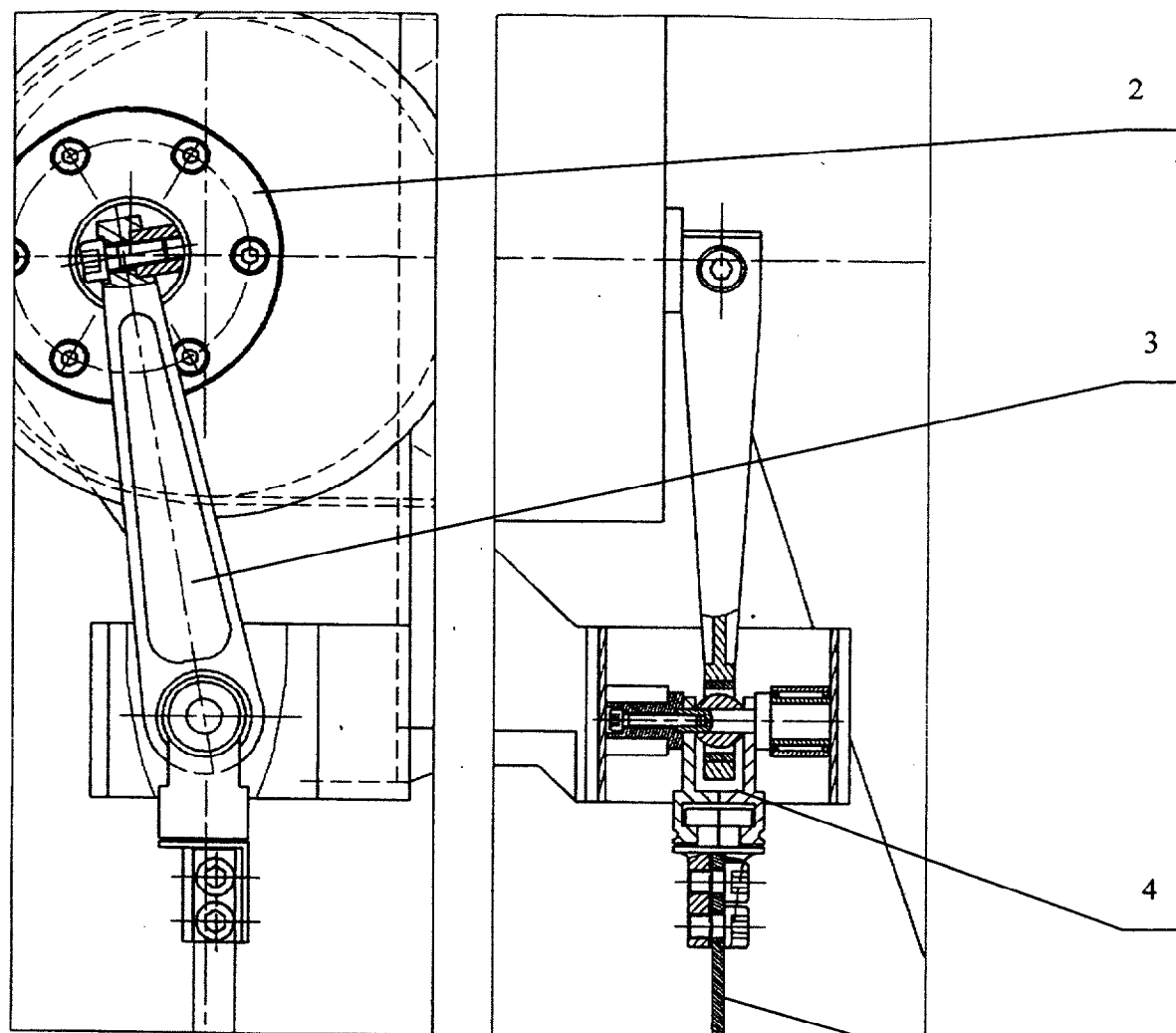


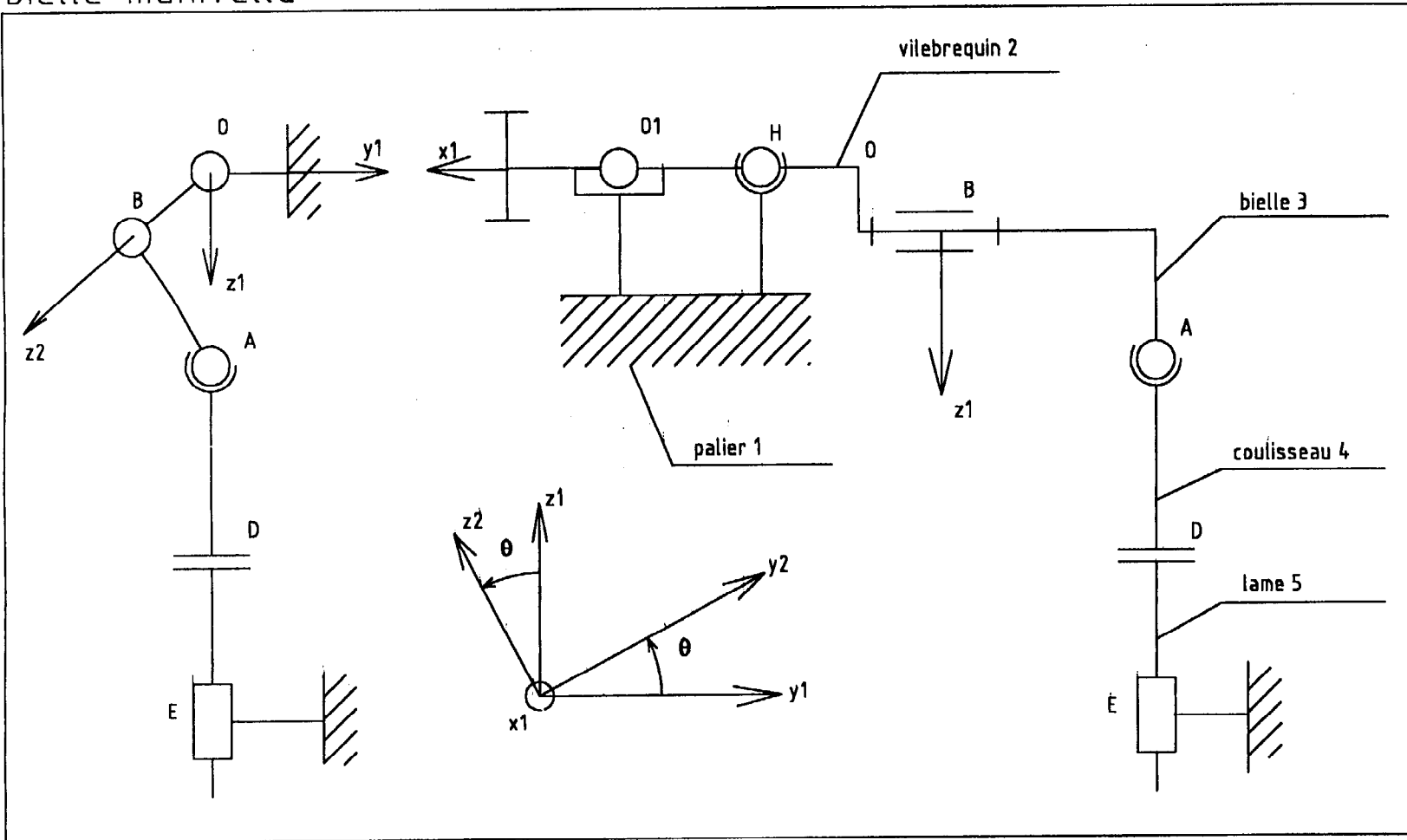
DOSSIER TECHNIQUE



Echelle 1:1

- palier (1)
- vilebrequin (2)
- bielle (3)
- couteau (4)
- lame (5)

DT1



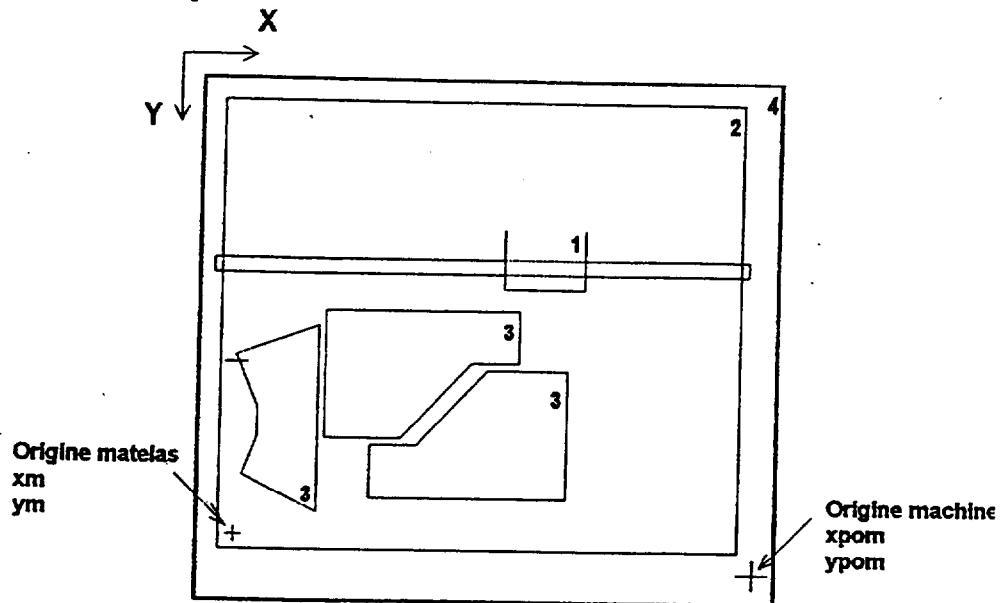
$$\theta = (y_1, y_2) = (z_1, z_2)$$

Schéma architectural

DT2

4+

Vue schématique de la table de coupe



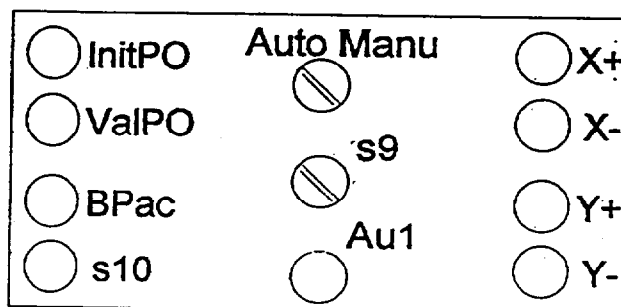
légende :

- 1 : tête de coupe support de lame.
- 2 : matelas de tissu à découper.
- 3 : formes à découper.
- 4 : table de coupe.

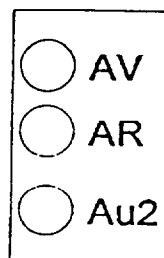
Remarque :

Au repos (Hors énergie), la tête de coupe est positionnée comme sur le dessin ci-dessus.

Pupitre opérateur



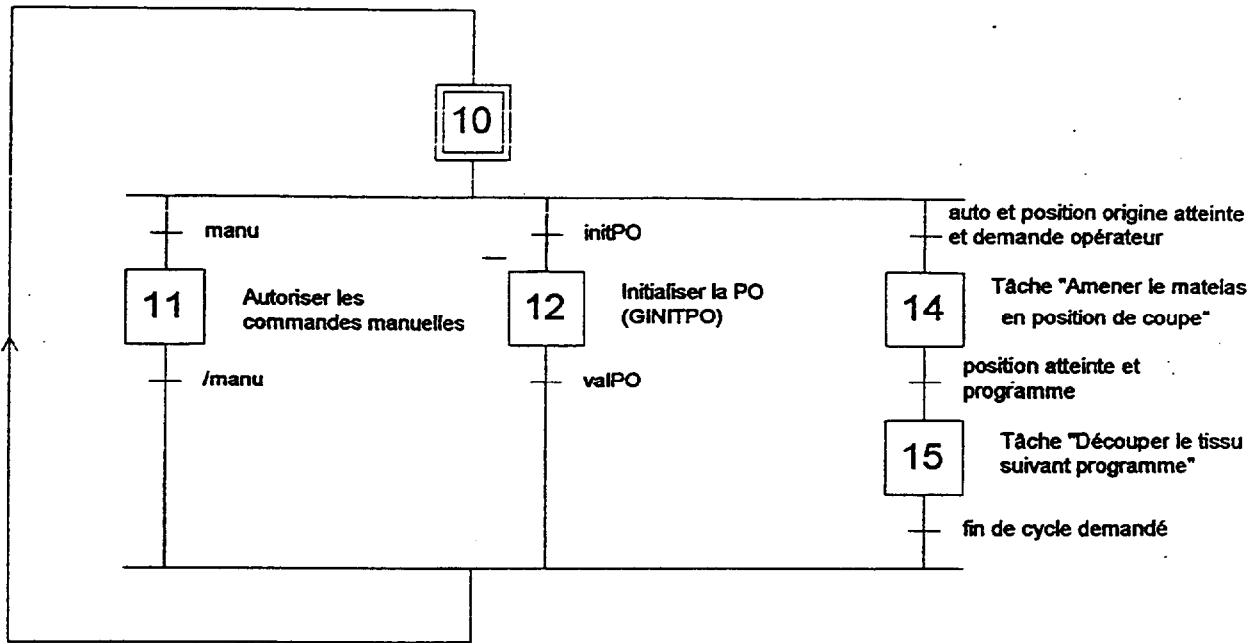
Boîte pendante : permet le déplacement de la table en mode manuel, l'arrêt d'urgence étant traité par le grafcet de sécurité.



Choix technologiques

FONCTION	ACTIONNEUR		PREACTIONNEUR		CAPTEUR	
	Designation	Code	Designation	Code	Designation	Code
Déplacer la table de coupe	Moteur asynchrone triphasé	MT	Contacteur avant Contacteur arrière	KMTAV KMTAR	Fin de course extrême (surcourse)	fc1 fc2
Placer le matelas en position de coupe	Moteur asynchrone triphasé	MAC	Contacteur	KMAC	Contrôle de position par codeur	
Fixer le matelas en position sur la table de coupe (aspiration)	Moteur asynchrone triphasé 2 vitesses 750 / 1500/mn	MA	Contacteur petite vitesse Contacteur grande vitesse	KMAPV KMAGV		
Déplacer la tête (support de lame) selon l'axe X	Moteur à courant continu	MX	Variateur pour moteur à courant continu	KAX+ KAX-	Origine machine Contrôle de position par codeur Surcourse en X+ Surcourse en X-	xpom fc3 fc4
Déplacer la tête (support de lame) selon l'axe Y	Moteur à courant continu	MY	Variateur pour moteur à courant continu	KAY+ KAY-	Origine machine Contrôle de position par codeur Surcourse en Y+ Surcourse en Y-	ypom fc5 fc6
Guider la lame de coupe (pied de biche)	Vérin double effet	V2	Distributeur 5/2 bistable à commande électro-pneumatique	YV2+ YV2-	Pied de biche : - en haut - en bas	fch fcb
Découper le tissu	Moteur asynchrone triphasé	MD	Contacteur	KMD		

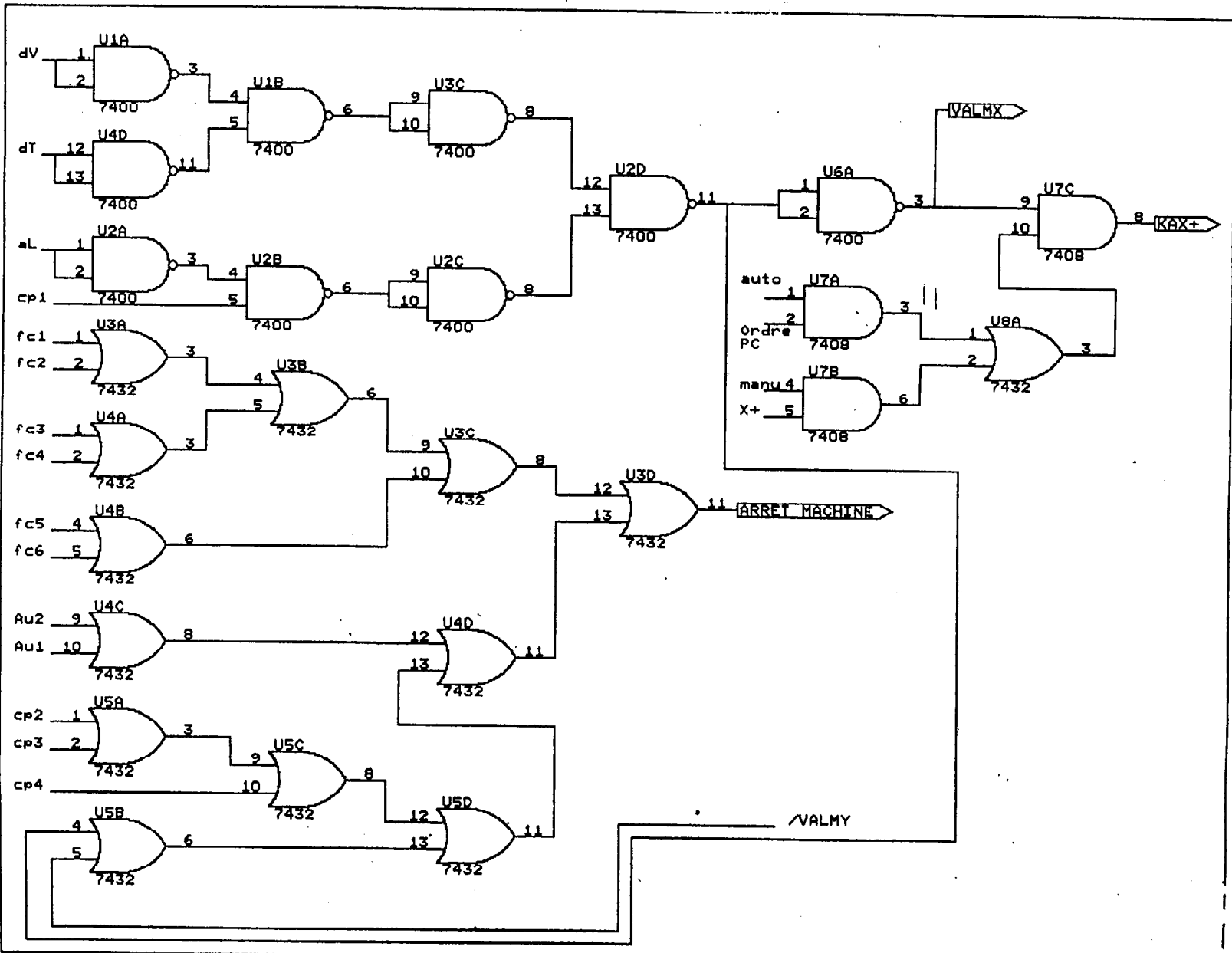
Grafctet de conduite GC



Remarque : /manu se lit manu "barre".

Opérateurs logiques

FONCTIONS LOGIQUES DE BASE																		
Table de vérité	Symboles	Exemples de circuits																
		TTL	MOS															
<table border="1"> <tr><th>a</th><th>b</th><th>L</th></tr> <tr><td>0</td><td>0</td><td>0</td></tr> <tr><td>0</td><td>1</td><td>1</td></tr> <tr><td>1</td><td>0</td><td>1</td></tr> <tr><td>1</td><td>1</td><td>1</td></tr> </table> <p>$L = a + b$ Fonction : OU</p>	a	b	L	0	0	0	0	1	1	1	0	1	1	1	1		<p>7432 Quatre portes OU à 2-entrées</p>	<p>4071 Quatre portes OU à 2 entrées</p>
a	b	L																
0	0	0																
0	1	1																
1	0	1																
1	1	1																
<table border="1"> <tr><th>a</th><th>b</th><th>L</th></tr> <tr><td>0</td><td>0</td><td>1</td></tr> <tr><td>0</td><td>1</td><td>1</td></tr> <tr><td>1</td><td>0</td><td>1</td></tr> <tr><td>1</td><td>1</td><td>1</td></tr> </table> <p>$L = a \cdot b = a + b$ Fonction : NON ET (NAND)</p>	a	b	L	0	0	1	0	1	1	1	0	1	1	1	1		<p>7400 Quatre portes ET-NON à 2 entrées</p>	<p>4011 Quatre portes ET-NON à 2 entrées</p>
a	b	L																
0	0	1																
0	1	1																
1	0	1																
1	1	1																



DT13

51

PIABCMO