ACADEMIE DE GRENOBLE BEP SESSION 2000

BEP ELECTRONIQUE

EPREUVE: EP1 SCIENCES ET TECHNIQUES INDUSTRIELLES

EPREUVE ECRITE

EP1.1 ELECTRONIQUE APPLIQUEE

Durée: 4h

Coeff: 4

ACADEMIE DE GRENOBLE	
BEP ELECTRONIQUE Session 2000	
Epreuve EP1.1	
Page 1/16	

RECOMMANDATIONS

Il est conseillé de lire attentivement le sujet.

REMARQUES

Le sujet comporte 4 documents réponses que le candidat devra remplir et rendre en ayant pris soin d'y avoir inscrit son NUMERO de candidat.

Des schémas structurels relatifs aux fonctions secondaires étudiées figurent sur un document en format A4, page 8/16, fourni avec le sujet. Le sujet comporte 4 documents constructeur.

L'étude comporte 5 parties découpées en étude de fonctions indépendantes.

PRESENTATION DU TRAVAIL

Les candidats écriront à l'encre sur les feuilles d'examen mises à leur disposition, pas de couleur rouge. Les candidats repéreront correctement les questions auxquelles ils répondent. Les candidats respecteront dans leurs réponses les notations adoptées dans l'énoncé et sur les schémas. Les candidats justifieront et rédigeront correctement leurs réponses. Les candidats numéroteront chacune de leurs pages de réponses.

EVALUATION

Le travail effectué sera évalué à travers

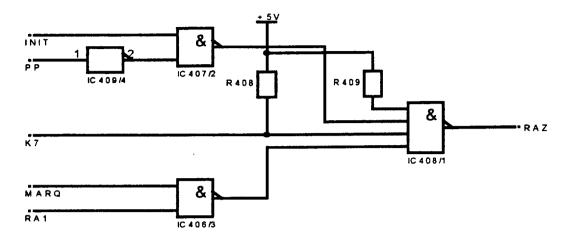
- l'exactitude des réponses apportées,
- la cohérence de la démarche pour conduire les calculs ou les raisonnements.

BAREME DE NOTATION PROPOSE

Il est noté tout au long du questionnaire. Total sur 80

ACADEMIE DE GRENOBLE	
BEP ELECTRONIQUE Session 2000	
Epreuve EP1.1	
Page 2/16	

PARTIE 1 : Etude de FS1.1



Rappels:

INIT=1 demande un retour à la piste 1 de l'enregistreur de vol.
PP=1 indique que les données sont enregistrées sur une piste paire.
K7=1 indique qu'une cassette est en place dans l'enregistreur.
MARQ=1 indique que l'autocollant de début/fin de bande est détecté.
RA1=1 permet de faire une demande de RAZ lors de la mise en place d'une nouvelle cassette.

Partie1: /10

Q1) Déterminer l'équation logique de RAZ en fonction de INIT, PP, K7, MARQ, RA1 à partir du logigramme ci-dessus.

Q2) Simplifier l'équation logique de RAZ.

$$RAZ = INIT.PP + K7 + MARQ.RA1$$

Q3) A partir de l'équation simplifiée, énumérer les conditions de fonctionnement pour lesquelles le signal RAZ est actif.

RAZ est actif si une des trois condition suivante est remplie:

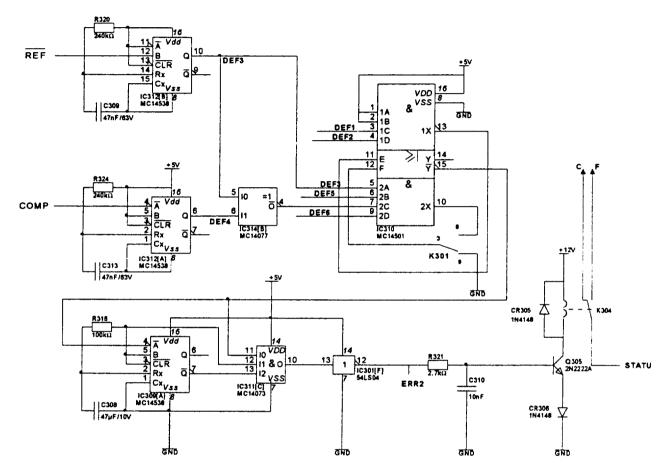
- On a une demande d'initialisation INIT=1 et que l'on ne soit pas sur une piste paire (PP=0)
- On n'a pas la présence de cassette dans l'enregistreur (K7=0)
- On n'a pas détecté l'autocollant réfléchissant (MARQ=1) et il y a une mise en place d'une nouvelle cassette (RA1=1).
- Q4) Compléter le chronogramme de RAZ sur le Document Réponse 1 page13/16.

Voir DR1

ACADEMIE DE GRENOBLE	
BEP ELECTRONIQUE Session 2000	
Epreuve EP1.1	
Page 3/13	

PARTIE 2 : Etude de FS1.6 « Vérification du fonctionnement »

L'objectif est de valider le choix des signaux à surveiller, ainsi que le principe utilisé pour traiter ces signaux (principe de détection des transitions d'un signal à l'aide d'un monostable) pour rendre actif le signal d'erreur ERR2.



Rappels:

- Les moteurs de l'avion fonctionnent. L'enregistreur ne sera pas prêt à enregistrer si :
 - il n'y a pas de cassette en place (K7=0) (DEF1)
 - la porte de l'enregistreur n'est pas fermée (PORTE=0) (DEF2)
 - les données ne sont pas détectées en entrée, $\overline{\textit{REF}}$ ne transite plus

(
$$\overline{REF} = 1$$
) (DEF3)

- les données ne sont pas présentes sur la tête d'écriture

(COMP=1) (DEF4)

- La bande est coupée (MVT=1) (DEF5)

ACADEMIE DE GRENOBLE	
BEP ELECTRONIQUE Session 2000	
Epreuve EP1.1	
Page 4/13	

(DEF8)

- La vitesse de rotation du moteur d'entrainement de la bande n'est pas correcte (VNA=0) (DEF6)
- La pression d'huile dans le dernier moteur n'est pas suffisante (PMC=0) (DEF7)
- L' enregistreur ne fonctionne pas en mode automatique $(M/\overline{A}=1)$

2.- Les moteurs de l'avion ne fonctionnent pas. L'enregistreur ne sera pas prêt à enregistrer si :

- il n'y a pas de cassette en place (K7=0) (DEF1)
- la porte de l'enregistreur n'est pas fermée (PORTE=0) (DEF2)

Partie2: /20

- Q1.a) Etablir les équations logiques de la broche 15 (S15) de IC310 en fonction des entrées DEF1 à DEF6, dans les deux cas suivants :
 - Les moteurs de l'avion ne fonctionnent pas, donc K301 est en position 9.
 - Les moteurs de l'avion fonctionnent, donc K301 est en position 6.
- Q1.b) Simplifier ces équations.

K301 est au repos : ERR1= $\overline{DEF1}$ + $\overline{DEF2}$ Pas de cassette ou porte ouverte

Q2) Quelle est la fonction de IC312/A et de IC 312/B ?

Monostables.

Q3) Calculer la durée de l'état haut des sorties Q10 et Q6 de IC312.

RC = 11.28 ms

Q4) Représenter les chronogrammes de DEF3, DEF4, et DEF3 DEF4, sorties respectives des monostables IC312/A, IC312/B et IC314/B sur le Document Réponse 2, page 14/16.

Rappel: La vitesse la plus lente est de 768 bits/s, soit un front actif tous les 1 / 768 secondes soit environ 1.3ms.

Voir DR2

ACADEMIE DE GRENOBLE	
BEP ELECTRONIQUE Session 2000	
Epreuve EP1.1	
Page 5/13	

Q5) Conclure sur l'utilisation des deux monostables IC312/A et IC312/B.

Ils permettent de détecter les transitions (le changement d'état) dans le signal d'écriture \overline{REF} et dans celui de confirmation COMP (fonction "chien de garde")

Q6) D'après les questions précédentes montrer que, lorsque les moteurs fonctionnent, la sortie S15 de IC310 est active en cas d'interruption de l'arrivée des données.

D'après Q1 ERR2= $\overline{DEF1}$ + $\overline{DEF2}$ + $\overline{DEF3}$ + $\overline{DEF4}$ + $\overline{DEF5}$ + $\overline{DEF6}$ D'après Q2 si DEF3=0 interruption de l'arrivée des données. ERR2=1 +? = 1 ERR2 est bien actif au niveau haut.

PARTIE 3 : Etude d'une partie de FP5

L'objectif est de valider la forme, l'amplitude, et la fréquence du signal HOR . Le schéma structurel est fourni page 8/16 .

Partie 3: /15

Q1) Quelle est la fonction du montage organisé autour de IC301/A et IC301/B?

Réalise un astable dont la fréquence de sortie est 5848 MHz

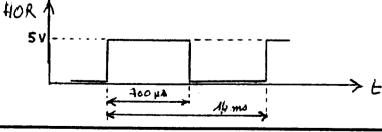
Q2) Quelle est la fréquence du signal de sortie broche 4 de IC301/B,

F= 5848 MHz

Q3) Donner les relations qui permettent de calculer les fréquences des signaux de sortie de la broche 11 de IC302, et de la broche 12 de IC 303. Calculer leur valeur.

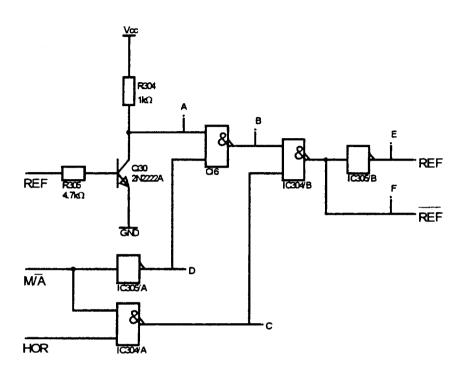
$$F = (F_Q/2^4)$$
 avec $F_Q = 5848$ Hz $F = 365,5$ MHz
 $F_{HOR} = (F_Q/2^4)/2^9$ avec $F_Q = 5848$ Hz $F_{HOR} = 714$ Hz

Q4) Tracer sur la copie le chronogramme renseigné de HOR.



ACADEMIE DE GRENOBLE	
BEP ELECTRONIQUE Session 2000	
Epreuve EP1.1	
Page 6/13	· · · · · · · · · · · · · · · · · · ·

PARTIE 4 : Analyse de l'organisation structurelle d'une partie de FS4.2



La structure étudiée permet de « laisser passer » soit les données REF en mode automatique, soit le signal d'horloge HOR en mode normal. L'objectif est de valider cette structure.

Partie 4: /15

- Q1) - Analyser la valeur de UAM en fonction de la valeur de REF.
 - Démontrer que le transistor fonctionne en commutation.
 - En déduire la valeur de UAM en fonction de la valeur de REF. Compléter le tableau dans le document réponse n°1 page 13/16
 - Quelle est la fonction logique réalisée par la structure R304, R305, et Q30?

Données: Vcc=5V Vbe=0.7V Vce.sat=0.4V β min =100 Transistor saturé ⇔ lc/lb < βmin

Si REF=0 lb=0 lc=0

Comme IR304 est celui de l'entrée de la porte NAND, donc pratiquement nul :

VR304=0V Va=5V

Si REF=1

Ib=(Vref - Vbe)/R305 lb=0.8 mA

Si transistor saturé : Vce=Vce.sat

Ic=(Vcc-Vce.sat)/R304 Ic=4.6mA

 $Ic/Ib < \beta_{min}$ le transistor est donc bien saturé.

La fonction réalisée autour du transistor est la fonction NON.

ACADEMIE DE GRENOBLE	
BEP ELECTRONIQUE Session 2000	
Epreuve EP1.1	
Page 7/13	

ORIGINAL

Q2) Quel signal retrouve-t-on sur les sorties E et F en mode normal $(M/\overline{A}=1)$?

D=0 B=1 C=
$$\overline{HOR}$$
 \Rightarrow E= \overline{HOR} F = HOR

Lorsqu'on est en mode manuel $(M/\overline{A}=1)$, on laisse passer le signal HOR vers les sorties

Q3) Quel signal retrouve-t-on sur les sorties E et F en mode automatique $(M/\overline{A}=0)$?

C=1 A=
$$\overline{REF}$$
 D=1 B=REF \Rightarrow E=REF F= \overline{REF}
Lorsqu'on est en mode automatique ($M/\overline{A}=0$), on retrouve le signal REF sur la sortie E quel que soit le niveau logique HOR.

PARTIE 5 : ETUDE D'UNE PARTIE DE FP5

Le schéma structurel est fourni page 8/16.

Rappels:

La vitesse de rotation du moteur de l'enregistreur est mesurée par un capteur de vitesse appelé codeur, fixé sur l'arbre du moteur.

La fréquence du signal de sortie du codeur Fcod est proportionnelle à la vitesse de rotation du moteur de l'enregistreur soit : Fcod = k.Vitmoteur

Pour un fonctionnement normal:

VIT est fixé par un opérateur, ce signal logique permet d'adapter la structure à la vitesse de rotation du moteur de l'enregistreur.

Z sortie de IC602 (sortie de F1) HOR signal de référence, de forme carrée, d'amplitude 0-5V et de fréquence Fhor=714 Hz

Partie 5: /20

Q1) Donner la fonction réalisée par le circuit intégré IC601.

Fonction comptage avec un signal d'horloge COD et pour sorties Q1 et Q2

ACADEMIE DE GRENOBLE	
BEP ELECTRONIQUE Session 2000	
Epreuve EP1.1	
Page 8/13	