

BEP  
DES METIERS DE L'ELECTRONIQUE

**INCUBATEUR FERRME**  
**02750**

**DOSSIER PROFESSEUR**

Des épreuves  
EP2 et EP3

GROUPEMENT ACADEMIQUE EST

SESSION 2002

L'objet technique support des épreuves EP2 et EP3 session 2002 est le même que pour l'épreuve EP1 session 2001.

Le support technique (élève) est légèrement modifié :

- les erreurs de schéma fonctionnels pages 9 et 14 sont corrigées
- Les schémas structurels de FP2 et FA sont supprimés, ils n'est donc pas nécessaire d'en faire l'étude structurelle.

### Directives de préparation pour l'épreuve EP2 :

- Etude fonctionnelle complète du système
- Etude fonctionnelle du 1<sup>er</sup> et 2<sup>ème</sup> degré de l'O.T. complète, en liaison avec les délimitations des structures.
- Décodage d'adresse, mémoire
- Exploitation des algorigrammes de fonctionnement
- Suivi de l'information à travers les fonctions principales et secondaires

### Directives de préparation pour l'épreuve EP3 :

Etude structurelle de FP3 :

- **Toutes les fonctions secondaires** (sauf l'alimentation), on peut exploiter la maquette réalisée en 2001

Etude structurelle de FP4 et FP5 :

- Amplification à AIL
- Ponts diviseurs

Etude structurelle de FP7 :

- Ecrétage
- Fonction de transfert du CAN

Etude structurelle de FP8 :

- Décodage clavier
- Bascule

Etude structurelle de FP9 :

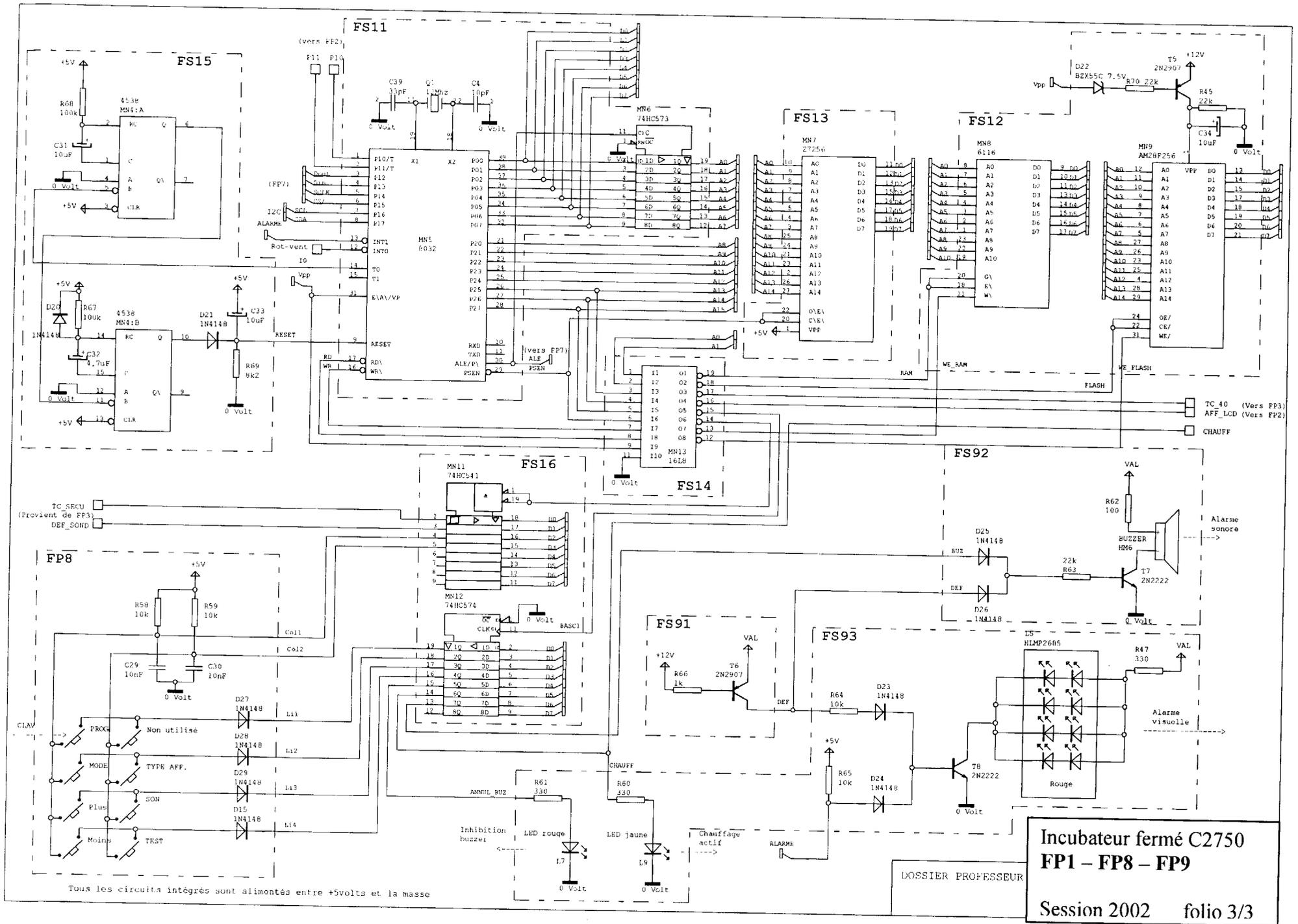
- Transistor en commutation
- Logique à diode
- Relais électromagnétique

***Ne sont pas traités :***

- Le PAL
- Le protocole I2C
- Les filtres







Candidats scolaires :

## ERRATUM

L'équation de UVIT (sortie de FS52 – page 36 du dossier ressource -) est fausse.

La remplacer par la suivante :

$$UVIT = -R134 \times Ceq \times \frac{d(UPOS)}{dt} + 5$$

Avec :

$$Ceq = \frac{C38 \times C43}{C38 + C43}$$