

SOMMAIRE DES ANNEXES

Codeurs incrémentaux	pages 1 à 2
CI LM311.....	pages 3 à 4
CI LM741.....	page 5
Décompositions en série de Fourier.....	page 6
CI L291.....	page 7 à 9
CI LM556.....	page 10 à 11
Nomenclature.....	page 12
Chronogrammes de FS7.7.....	page 13
Chronogrammes de Vpp et VM.....	page 14
CI 74LS138.....	page 15
CI 74LS193.....	page 15
CI 74LS154.....	page 15
CI 74LS123.....	page 15

EXAMEN DU BEP ELECTRONIQUE

EPREUVE EP3

DOCUMENTS ANNEXES

ACADEMIE DE GRENOBLE

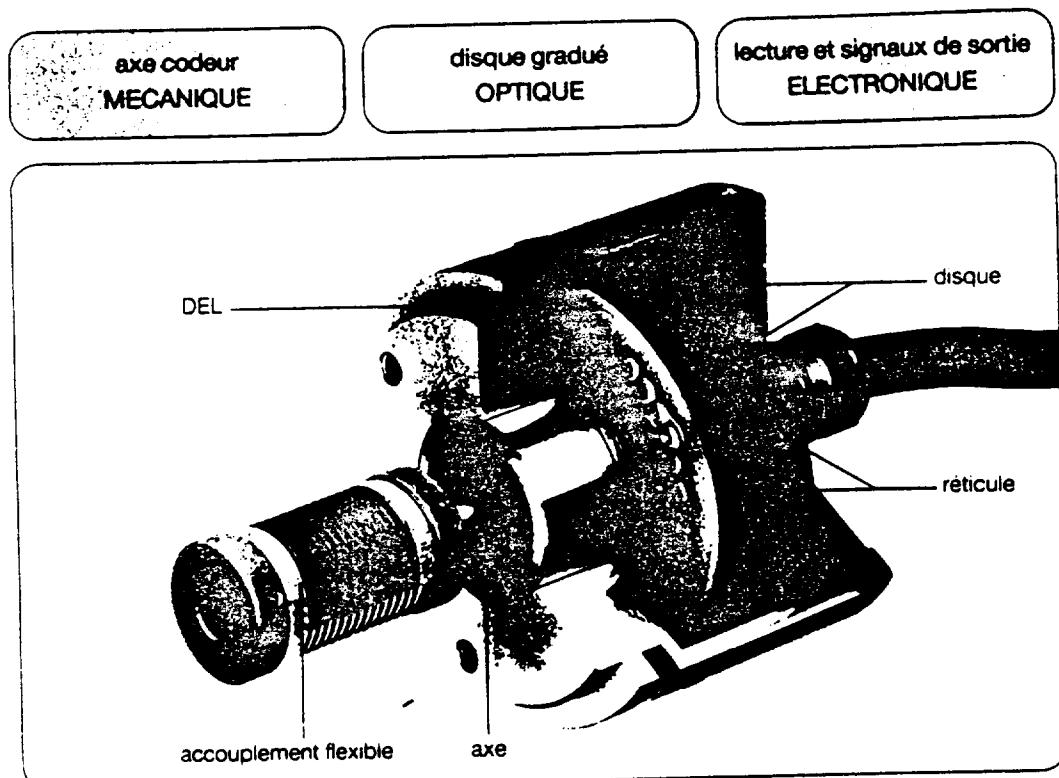
EP3 SESSION 1999

Qu'est-ce qu'un codeur optique industriel ?

C'est un capteur de position angulaire.

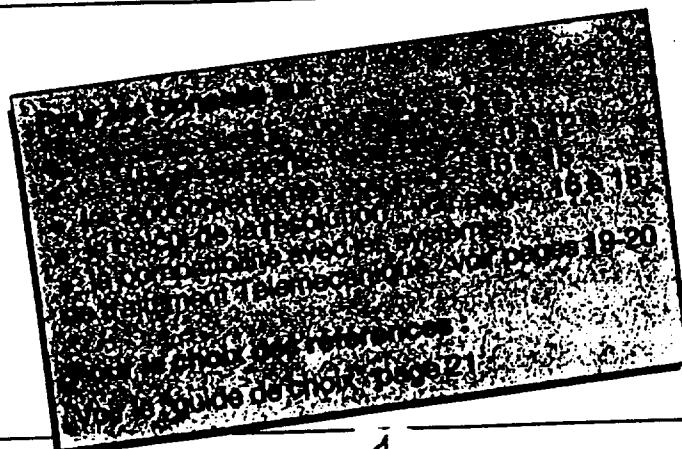
- lié mécaniquement à un arbre qui l'entraîne, son axe fait tourner un disque qui lui est solidaire. Le disque comporte une succession de parties opaques et transparentes.
- une lumière émise par des Diodes Electro-Luminescentes, (DEL), traverse les fentes de ce disque créant sur les photos diodes réceptrices un signal analogique, (\sim).
- électroniquement ce signal est amplifié puis converti en signal carré, (\square), qui est alors transmis à un système de traitement.

Un codeur est donc composé de trois parties :



Un codeur optique est un dispositif électro-mécanique dont la sortie électrique représente sous forme numérique une fonction mathématique de la position angulaire de l'axe d'entrée.

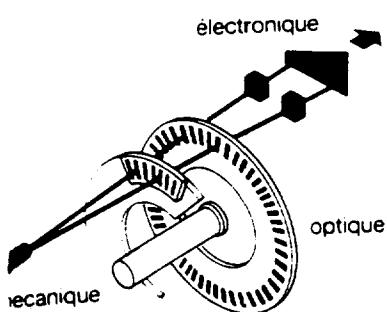
*Délicat à définir,
un codeur bien choisi est facile à mettre en œuvre.*



Les différents types de codeurs

Il existe deux types de codeurs optiques : "incrémental" et "absolu".

Codeur "Incrémental" : (ou générateur d'impulsions)



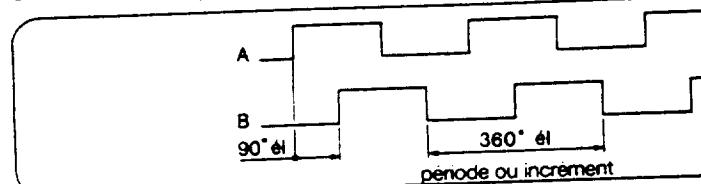
Incrément : du latin "Incrémentatum" = petit accroissement dont est augmentée une grandeur ou une valeur dans un processus de calcul ou dans un programme fonctionnant pas à pas.

Le disque comporte au maximum deux types de pistes.

La piste extérieure (A ou A et B) est divisée en "n" intervalles d'angles égaux alternativement opaques et transparents, "n" s'appelant la résolution ou nombre de périodes.

Pour un tour complet de l'axe du codeur le faisceau lumineux est interrompu "n" fois et délivre "n" signaux consécutifs.

Derrière la piste extérieure sont installées deux diodes photo-sensibles décalées délivrant des signaux carrés, (A et B), en quadrature.

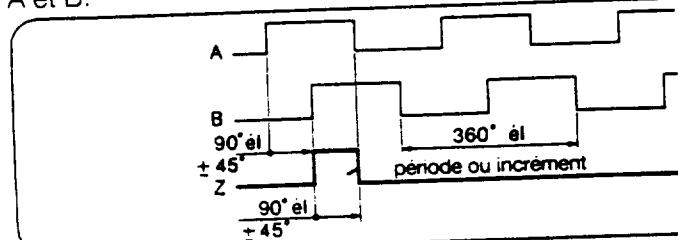


Le déphasage, (90° électrique), des signaux A et B permet de déterminer le sens de rotation :

- dans un sens pendant le front montant du signal A, le signal B est à 1.
- dans l'autre sens pendant le front montant du signal A, le signal B est à 0.

La piste intérieure (Z : top zéro) comporte une seule fenêtre transparente.

La piste intérieure, n'ayant qu'une seule fenêtre délivre un seul signal par tour. Ce signal Z, appelé "top zéro", (durée 90° électrique), est synchrone des signaux A et B.

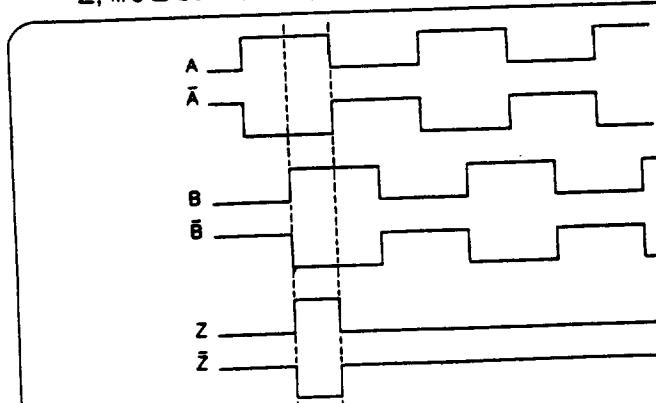


Ce "top zéro" détermine une position de référence et permet la réinitialisation à chaque tour.

Un traitement électrique permet de délivrer les signaux complémentaires, \bar{A} , \bar{B} et \bar{Z} .

Un tel codeur peut délivrer six signaux : A, \bar{A} , B, \bar{B} , Z, \bar{Z}

pour : \bar{A} lire A barre, complément de A ; \bar{B} , lire B barre, complément de B ;
 \bar{Z} , lire Z barre, complément de Z.



Le comptage-décomptage des impulsions par le système de traitement permet de définir la position du mobile.

LINEAR
INTEGRATED
CIRCUITS

TYPES LM111, LM211, LM311 DIFFERENTIAL COMPARATORS WITH STROBES

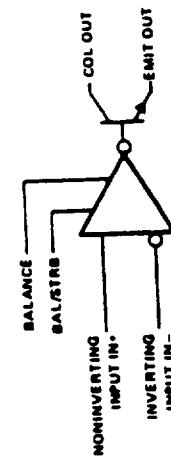
116 SEPTEMBER 1973 MUSICOLOGY

- **Fast Response Times**
 - **Strobe Capability**
 - Designed to be Interchangeable with National Semiconductor LM211, LM211, and LM311
 - Maximum Input Bias Current ... 300 nA
 - Maximum Input Offset Current ... 70 nA
 - Operates From Single 5-V Supply

The LM111, LM211, and LM311 are single high speed voltage comparators. These devices are designed to operate from a wide range of power supply voltage, including ± 15 volt supplies for operational amplifiers and 5 volt supplies for logic systems. The output levels are compatible with most TTL and MOS circuits. These comparators are capable of driving lamps or relays and switching voltages up to 50 volts at 50 milliamperes. All inputs and outputs can be isolated from system ground. The outputs can drive loads referenced to ground. V_{CC} or V_{CC} - O_{ffset} balancing and strobe capability are available and the outputs can be wired OR connected if the strobe is low, the output will be in the off state regardless of

The LM111 is characterized for operation over the full military range of -55°C to 125°C. The LM211 is characterized for operation from -25°C to 85°C. The LM311 is characterized for operation from 0°C to 70°C.

Unfinished block diagram



Social construction

TYPES LM111, LM211, LM311 DIFFERENTIAL COMPARATORS WITH STROBES

TYPES LM111, LM211, LM311 DIFFERENTIAL COMPARATORS WITH STROBES

O 111 / SEPTEMBER 1973 MUSICAL ANTHROPOLOGY 1963

-

JG DUAL IN LINE PACKAGE

D. JG. OR P DUAL IN LINE PACKAGE

(TOP VIEW)

LM111	1 VCC
LM211, LM311	2 COL OUT
	3 IN
	4 IN
	5 BALANCE
	6 BALSTRB
	7 IN
	8 EMIT OUT
	9 NC
	10 VCC

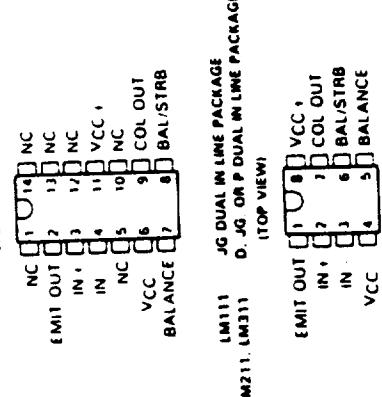
U FLAT PACKAGE

(TOP VIEW)

LM111	1 VCC
	2 COL OUT
	3 IN
	4 IN
	5 NC
	6 NC
	7 BALSTRB
	8 NC
	9 NC
	10 VCC

LM111 FM OR FM CHIP CARRIER PACKAGE

চৰকাৰ



EMIT OUT	1	VCC
IN+	2	COL OUT
IN-	3	NC
NC	4	BAL/STRB
VCC	5	BALANCE

The timing diagram illustrates the operation of a 74LS183 dual 4-bit ripple counter. It features four data sheets (DS183A, DS183B, DS183C, DS183D) showing the following waveforms:

- CLOCK:** The primary clock signal for all four counters.
- CLEAR:** A synchronous clear signal that can reset all four counters simultaneously.
- Q1-Q4:** The four-bit binary outputs of each counter. The outputs are labeled as 4-bit binary numbers (e.g., 0000, 0001, 0010, etc.) corresponding to the state of the four flip-flops.

The diagram also includes labels for power supply connections: **V_{CC}** and **GND**.

Indirectly heated free-air temperature range (unless otherwise noted)

absolute maximum ratings	latch current (lm111)	latch current (lm211)	latch current (ml111)	unit
Supply voltage, V _{CC} - (see Note 1)	18	18	18	
Supply voltage, V _{CC} - (see Note 1)	18	18	18	
Differential input voltage (see Note 2)	1.20	1.30	1.5	V
Input voltage (either input, see Notes 1 and 3)	1.15	1.15	1.15	V
Voltage from emitter output to V _{CC} -	30	30	30	V
Voltage from collector output to V _{CC} -	50	50	50	V
Duration of output short circuit (see Note 4)	10	10	10	s
Continuous total dissipation at 25°C free air temperature (see Note 5)	500	500	500	mW
Operating free air temperature range	55 to 125	75 to 85	0 to 100	
Storage temperature range	-65 to 160	65 to 150	-65 to 150	°C
Lead temperature 1.8 mm (1/16 inch) from case for 10 seconds	300	300	300	
J, JC, F, T, or U package				
Lead temperature 1.8 mm (1/16 inch) from case for 60 seconds			260	
N or P package			260	

NOTES

- 1 All voltage values, unless otherwise noted, are with respect to the midpoint between V_C and V_S.
- 2 Differential voltage noise at the noninverting input terminal with respect to the inverting input terminal.
- 3 The magnitude of the input voltage must never exceed the magnitude of the supply voltage or ± 15 volts, whichever is less.
- 4 The output must be shorted to ground or either power supply.
- 5 For operation above 25°C free air temperature, refer to Description Describing Curves Section 2 in the *AN-1000* for details.
- 6 For glass mounted

TEXAS
INSTRUMENTS

TEXAS
INSTITUTEMENTS

**TYPES LM111, LM211, LM311
DIFFERENTIAL COMPARATORS WITH STROBES**

**TYPES LM111, LM211, LM311
DIFFERENTIAL COMPARATORS WITH STROBES**

electrical characteristics at specified free air temperature, $V_{CC} = +15$ V (unless otherwise noted)

PARAMETER	TEST CONDITIONS ¹			UNIT
	LM111	LM211	LM311	
Input offset voltage	25°C	0.7	2	7.5 μV
Input offset voltage	See Note 6	4	10	40 μV
Input offset voltage	25°C	4	6	50 μV
Input offset voltage	Full range	20	50	100 μV
Input offset voltage	25°C	75	100	250 μV
Input offset voltage	Full range	150	200	500 μV
Input bias current	$V_O = 1$ V in 14 V	100	100	100 nA
Input bias current	$V_O = 1$ V in 14 V	150	200	200 nA
Input bias current	25°C	3	3	3 mA
Input bias current	25°C	10 mV	10 mV	10 mV
Input bias current	25°C	1.3	1.3	1.3 mA
Input bias current	25°C	10	10	10 μA
Input bias current	25°C	14.5	14.7	14.7 μA
Input bias current	25°C	40	200	200 nA
Input bias current	25°C	0.2	10	10 nA
Input bias current	25°C	0.5	0.5	0.5 nA
Input bias current	25°C	0.7	30	30 nA
Input bias current	25°C	0.75	1.5	1.5 μA
Input bias current	25°C	0.75	1.5	1.5 nA
Input bias current	25°C	0.75	1.5	1.5 pA
Input bias current	25°C	0.75	1.5	1.5 fA
Supply current from V_{CC}	10 mA	10 mA	10 mA	10 mA
Supply current from V_{CC}	10 mA	10 mA	10 mA	10 mA
Supply current from V_{CC}	10 mA	10 mA	10 mA	10 mA
Supply current from V_{CC}	10 mA	10 mA	10 mA	10 mA
Supply current from V_{CC}	No load	No load	No load	No load
Supply current from V_{CC}	No load	No load	No load	No load
Supply current from V_{CC}	No load	No load	No load	No load
Supply current from V_{CC}	No load	No load	No load	No load

¹ Unless otherwise noted all characteristics are measured with the balance and balance/strobe terminals open and the emitter output grounded. Full range for LM111 is 25°C to 125°C and for LM311 is 0°C to 70°C. All typical values are at $T_A = 25^\circ\text{C}$.

NOTES: ^a The offset voltages and offset currents given are the maximum values required to drive the collector output up to 14 V or down to 1 V with a pull-up resistance of 7.5 kΩ to V_{CC} . Thus these parameters actually define an error band and take into account the worst case effects of voltage gain and input impedance.

^b The strobe should not be shorted to ground; it should be current driven at .3 to .6 mA. ^c See Figures 13 and 27.

switching characteristics, $V_{CC+} = 16$ V, $V_{CC-} = -16$ V, $T_A = 25^\circ\text{C}$

PARAMETER	TEST CONDITIONS			UNIT
	MIN	TYP	MAX	
Response time, low-to-high level output	100 μs	115	140	ns
Response time, high-to-low level output	100 μs	165	185	ns

NOTE: ^a The response time specified is for a 100 mV input step with 5 mV overshoot and is the interval between the input step function and the instant when the output crosses 14 V.

NOTE: ^b Condition 1 is with the balance and balance/strobe terminals open. Condition 2 is with the balance and balance/strobe terminals connected to V_{CC} .

TYPICAL CHARACTERISTICS

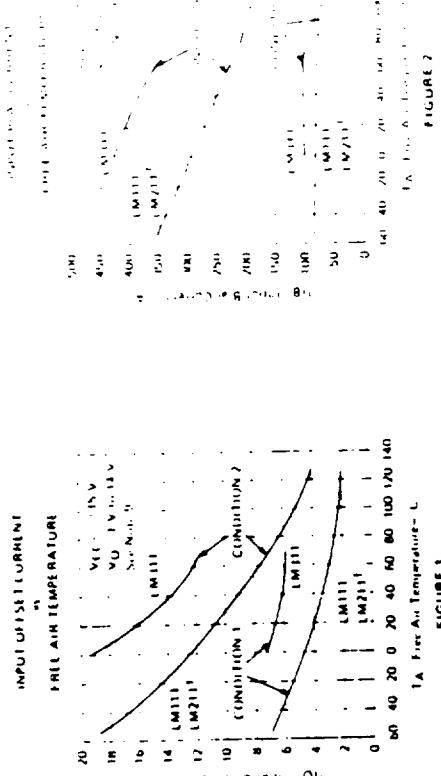


FIGURE 1

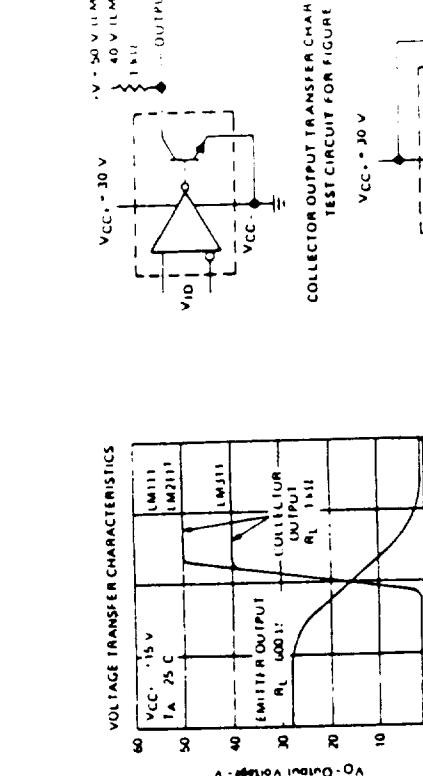


FIGURE 2

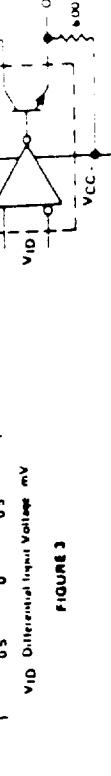


FIGURE 3

EMITTER OUTPUT TRANSFER CHARACTERISTIC TEST CIRCUIT FOR FIGURE 3

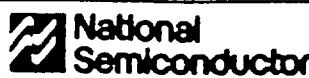
Data at high and low temperatures are applicable only within the rated operating life as temperature ranges of the various devices.
NOTE: ^a Condition 1 is with the balance and balance/strobe terminals open. Condition 2 is with the balance and balance/strobe terminals connected to V_{CC} .

TEXAS INSTRUMENTS

TEXAS INSTRUMENTS

LM741/LM741A/LM741C/LM741E

d'après



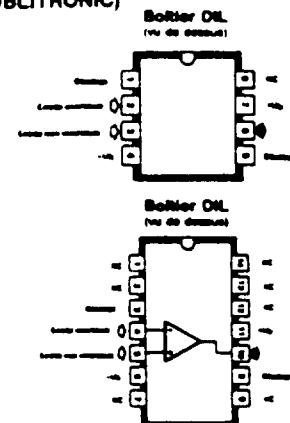
DESCRIPTION :

Les LM741 sont des amplificateurs opérationnels d'application générale qui procurent de meilleures performances que le classique LM709. Ils remplacent directement, broche à broche, le 709C, LM201, MC1439 et 748 dans la plupart des applications. De plus ils sont protégés contre pratiquement toutes les erreurs de manipulation.

Valeurs limites

Brochages (d'après PUBLITRONIC)

	LM741/LM741A	LM741E	LM741C
— Tension d'alimentation	± 22 V	± 22 V	± 18 V
— Tension différentielle d'entrée	± 30 V	± 30 V	± 30 V
— Tension d'entrée	± 15 V	± 15 V	± 15 V
— Durée d'un court-circuit sur la sortie	continu	continu	continu
— Plage de température de fonctionnement	-55°C à +125°C	0°C à +70°C	0°C à +70°C
— Plage de température de stockage	-65°C à +150°C	-65°C à +150°C	-65°C à +150°C
— Température d'une broche (soudage, 10 s)	300°C	300°C	300°C



Caractéristiques électriques

AMPLIFICATEUR OPÉRATIONNEL USAGE GÉNÉRAL

Paramètres	Conditions	LM741A/LM741E			LM741			LM741C			Unités
		Min.	Typ.	Max.	Min.	Typ.	Max.	Min.	Typ.	Max.	
Tension de décalage d'entrée	$T_A = 25^\circ\text{C}$ $R_S \leq 10 \text{ k}\Omega$							1.0	5.0		mV
	$R_S \leq 50 \Omega$ $T_A \text{ min.} \leq T_A \leq T_A \text{ max.}$ $R_S \leq 50 \Omega$	0.8	3.0								mV
	$R_S \leq 10 \text{ k}\Omega$				4.0						mV
Dévise moyenne de la tension de décalage d'entrée								6.0		7.5	µV/C
Plage de réglage de la tension de décalage d'entrée	$T_A = 25^\circ\text{C}$, $V_S = \pm 20$ V	± 10				± 15			± 15		mV
Courant de décalage d'entrée	$T_A = 25^\circ\text{C}$ $T_A \text{ min.} \leq T_A \leq T_A \text{ max.}$	3.0	30	200	20	200	200	20	200	200	nA
	$V_S = \pm 20$ V	70	85	500						300	nA
Dévise moyenne du courant de décalage d'entrée					0.5						µA/C
Courant de polarisation d'entrée	$T_A = 25^\circ\text{C}$	30	80	80	80	300	80	80	500	500	nA
	$T_A \text{ min.} \leq T_A \leq T_A \text{ max.}$		0.210			1.5			0.8	0.8	nA
Resistance d'entrée	$T_A = 25^\circ\text{C}$, $V_S = \pm 20$ V	1.0	8.0	0.3	2.0		0.3	2.0			MΩ
	$T_A \text{ min.} \leq T_A \leq T_A \text{ max.}$ $V_S = \pm 20$ V	0.5									MΩ
Plage de tensions d'entrée	$T_A = 25^\circ\text{C}$ $T_A \text{ min.} \leq T_A \leq T_A \text{ max.}$				± 12	± 13		± 12	± 13		V
	$V_S = \pm 20$ V $R_L \geq 2 \text{ k}\Omega$	30			50	200		20	200		VRMS
	$V_S = \pm 15$ V, $V_O = \pm 10$ V										VRMS
	$T_A \text{ min.} \leq T_A \leq T_A \text{ max.}$ $R_L \geq 2 \text{ k}\Omega$	32			25			15			VRMS
	$V_S = \pm 20$ V, $V_O = \pm 15$ V	10									VRMS
	$V_S = \pm 15$ V, $V_O = \pm 10$ V										VRMS
	$V_S = \pm 5$ V, $V_O = \pm 2$ V										VRMS
Amplitude de la tension de sortie	$V_S = \pm 20$ V $R_L \geq 10 \text{ k}\Omega$ $R_L \geq 2 \text{ k}\Omega$	± 16									V
	$V_S = \pm 15$ V $R_L \geq 10 \text{ k}\Omega$ $R_L \geq 2 \text{ k}\Omega$	± 15									V
	$V_S = \pm 10$ V $R_L \geq 10 \text{ k}\Omega$				± 12	± 14		± 12	± 14		V
	$R_L \geq 2 \text{ k}\Omega$				± 10	± 13		± 10	± 13		V
Courant de cour-circuit sur la sortie	$T_A = 25^\circ\text{C}$ $T_A \text{ min.} \leq T_A \leq T_A \text{ max.}$	10	25	35	25					25	mA
	$T_A \text{ min.} \leq T_A \leq T_A \text{ max.}$	10	40							40	mA
Taux de réjection en mode commun	$T_A \text{ min.} \leq T_A \leq T_A \text{ max.}$ $R_S \leq 10 \text{ k}\Omega$, $V_{CM} = \pm 12$ V $R_S \leq 50 \text{ k}\Omega$, $V_{CM} = \pm 15$ V				70	90		70	90		mA
	$R_S \leq 10 \text{ k}\Omega$, $V_{CM} = \pm 15$ V	80	95								mA
Taux de réjection à la tension d'alimentation	$T_A \text{ min.} \leq T_A \leq T_A \text{ max.}$ $V_S = \pm 20$ V, $V_S = \pm 5$ V $R_S \leq 50 \text{ k}\Omega$ $R_S \leq 10 \text{ k}\Omega$				77	96		77	96		mA
	$R_S \leq 10 \text{ k}\Omega$	85	95								mA
Réponse au signal unidirectionnel	$T_A = 25^\circ\text{C}$ gain unitaire				0.25	0.8		0.3	0.3		mA
— temps de montée					6.0	20		5	5		mA
— surmodulation											mA
Bandes passantes	$T_A = 25^\circ\text{C}$	0.437	1.5								MHz
Vitesse de débitage	$T_A = 25^\circ\text{C}$ gain unitaire	0.3	0.7			0.5		0.5			MHz
Courant d'alimentation	$T_A = 25^\circ\text{C}$						1.7	2.0	1.7	2.0	mA
Puissance consommée — LM741	$T_A = 25^\circ\text{C}$ $V_S = \pm 15$ V $V_S = \pm 10$ V $T_A = T_A \text{ min.}$ $T_A = T_A \text{ max.}$						60	100			mA
							45	75			mA

ÉLECTRONIQUE

DÉCOMPOSITION DES FONCTIONS USUELLES

Quotient, par l'amplitude du fondamental, de l'amplitude de l'harmonique de rang :

Représentation graphique de la fonction	Valeur moyenne	Amplitude du fondamental pulsation $\frac{2\pi}{T}$	Quotient, par l'amplitude du fondamental, de l'amplitude de l'harmonique de rang :											
			1	2	3	4	5	6	7	8	9	10	11	12
	V_m	$\frac{V_m}{2}$	1	1	1	1	1	1	1	1	1	1	1	1
	V_m	$\frac{V_m}{2}$	1	2	3	4	5	6	7	8	9	10	11	12
	V_m	$\frac{V_m}{2}$	0	0	0	0	0	0	0	0	0	0	0	0
	V_m	$\frac{8V_m}{\pi}$	0	1	2	3	4	5	6	7	8	9	10	11
	V_m	$\frac{4V_m}{\pi}$	0	1	2	3	4	5	6	7	8	9	10	11
	V_m	$\frac{2V_m \sin \frac{\pi}{b}}{b}$	0	1	2	3	4	5	6	7	8	9	10	11
	V_m	$\frac{V_m}{2}$	0	0	0	0	0	0	0	0	0	0	0	0
	V_m	$\frac{4V_m}{3\pi}$	0	1	2	3	4	5	6	7	8	9	10	11
	V_m	$\frac{V_m}{2}$	0	0	0	0	0	0	0	0	0	0	0	0
	V_m	$\frac{V_m}{2}$	0	0	0	0	0	0	0	0	0	0	0	0
	V_m	$\frac{4V_m}{3\pi}$	0	1	2	3	4	5	6	7	8	9	10	11
	V_m	$\frac{V_m}{2}$	0	0	0	0	0	0	0	0	0	0	0	0
	V_m	$\frac{V_m}{2}$	0	0	0	0	0	0	0	0	0	0	0	0
	V_m	$\frac{4V_m}{3\pi}$	0	1	2	3	4	5	6	7	8	9	10	11